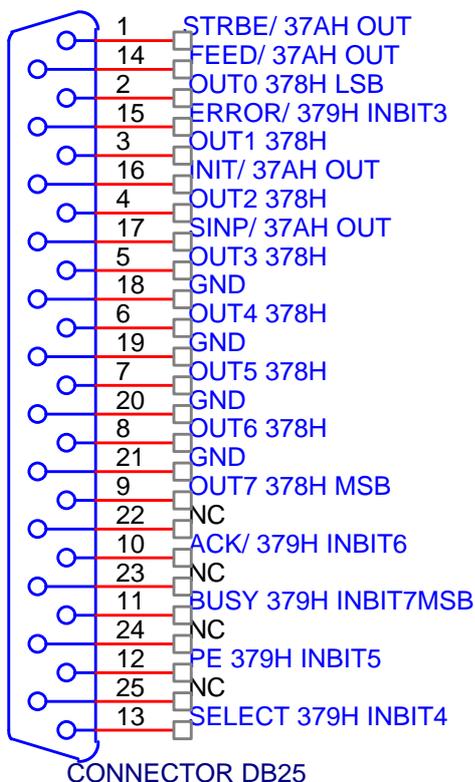


**PROGETTO BIENNALE 5LT A.S. 2001/2002
STRUMENTI PER LA RELAZIONE**

PORTA LPT1



Uscite ed ingressi della porta LPT1:

INDIRIZZO 378H (888 decimale): USCITE

BIT 7	BIT 6	BIT 5	BIT 4	BIT 3	BIT 2	BIT 1	BIT 0
D7	D6	D5	D4	D3	D2	D1	D0
PIN 9	PIN 8	PIN 7	PIN 6	PIN 5	PIN 4	PIN 3	PIN 2

D0, D1, D2: Uscite utilizzate per selezionare i parametri tramite CD4051.

D3: Uscita utilizzata per selezione nibble più significativo e nibble meno significativo tramite 74LS241.

INDIRIZZO 379H (889 decimale): INGRESSI

BIT 7	BIT 6	BIT 5	BIT 4	BIT 3	BIT 2	BIT 1	BIT 0
BUSY acquisito in forma negata	ACK	PE	SELECT	ERROR	X	X	X
PIN 11	PIN 10	PIN 12	PIN 13	PIN 15			

Ingressi utilizzati per acquisire i Nibble

INDIRIZZO 37AH (890 decimale): USCITE

BIT 7	BIT 6	BIT 5	BIT 4	BIT 3	BIT 2	BIT 1	BIT 0
X	X	X	ENABL INT	SINP emesso in forma negata	INIT	FEED emesso in forma negata	STRBE emesso in forma negata
				PIN 17	PIN 16	PIN 14	PIN 1

Uscita utilizzata per avviare la conversione A/D.